

### 极限参数

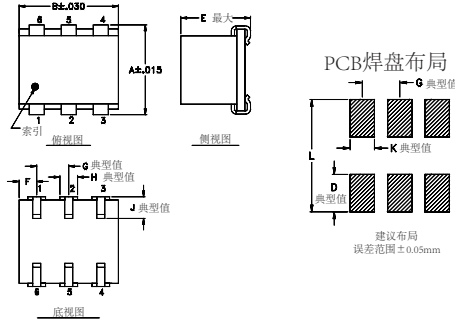
工作温度	-40°C to 85°C
储存温度	-55°C to 100°C
输入功率 (作为功分器)	1W 最大
内部耗散	0.5W 最大

若超出极限参数, 元件可能会发生永久性破坏

### 引脚连接

输入端	1
端口 1	6
端口 2	4
端口 3	3
接地	2, 5

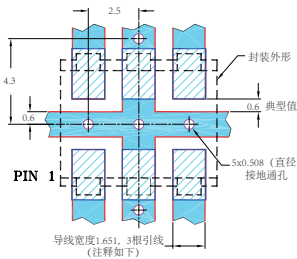
### 轮廓图



### 外形尺寸 (mm)

A	B	C	D	E	F	G
7.11	7.87	—	2.54	5.72	1.40	2.54
H	J	K	L	重量 (克)		
1.19	1.65	1.65	7.62	0.45		

### 演示样板 建议PCB板布局



注释: 1、导线宽度表示的是ROGERS RO4350B的线宽, 此处介质厚度: 0.762±0.0508; 厚度: 1/2 OZ, 正面与底面若使用其他材料, 则需修正导线宽度  
2、PCB底面是连续接地板  
表示使用SMI/BC的PCB铜线布局 (SMI/BC--铜阻焊剂)  
表示不使用阻焊剂的铜地布局

### 特点

- 带宽, 50 MHz to 750 MHz
- 低的插入损耗, 典型值0.4 dB.

### 应用

- 接收器/发射器
- 通讯



### 电性能参数

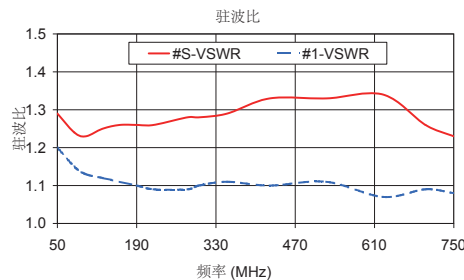
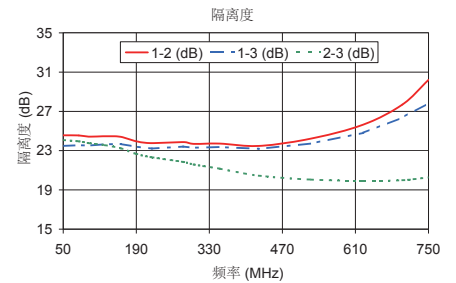
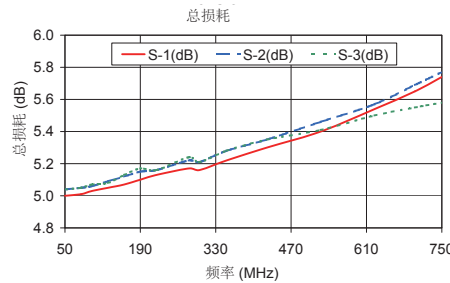
频率范围 (MHz)	隔离度 (dB)		插入损耗 (dB) 大于 4.8 dB		相位不平衡 (Degrees)		幅度不平衡 (dB)					
	L	U	L	U	L	U	L	U				
$f_c \pm f_0$	典型值	最小	典型值	最小	典型值	最大	最大	典型值	最大			
50-750	23	17	25	17	0.4	1.0	0.9	1.4	6	7	0.3	0.6

L = 50-375 MHz U = 375-750 MHz

### 典型性能数据

频率 (MHz)	总损耗 (dB)			幅度不平衡 (dB)	隔离度 (dB)	相位不平衡 (deg.)	驻波比 S	驻波比 1	驻波比 2	驻波比 3		
	S-1	S-2	S-3									
50.00	5.00	5.04	5.04	0.04	24.56	23.48	24.08	0.21	1.29	1.20	1.18	1.20
80.00	5.01	5.05	5.05	0.04	24.55	23.55	23.95	0.31	1.24	1.15	1.14	1.15
100.00	5.03	5.06	5.07	0.04	24.43	23.52	23.76	0.51	1.23	1.13	1.13	1.12
130.00	5.05	5.09	5.08	0.04	24.47	23.65	23.56	0.60	1.25	1.12	1.13	1.11
160.00	5.07	5.12	5.13	0.06	24.41	23.68	23.24	0.67	1.26	1.11	1.12	1.10
190.00	5.10	5.15	5.17	0.07	23.95	23.40	22.67	0.78	1.26	1.10	1.11	1.11
220.00	5.13	5.16	5.16	0.04	23.77	23.21	22.32	0.91	1.26	1.09	1.09	1.11
280.00	5.17	5.22	5.24	0.07	23.87	23.42	21.85	1.07	1.28	1.09	1.10	1.10
300.00	5.16	5.21	5.21	0.05	23.69	23.30	21.59	0.99	1.28	1.10	1.11	1.10
350.00	5.22	5.28	5.28	0.06	23.72	23.37	21.16	1.13	1.29	1.11	1.12	1.12
425.00	5.30	5.35	5.35	0.05	23.48	23.19	20.45	1.21	1.33	1.10	1.12	1.12
525.00	5.40	5.46	5.41	0.06	24.23	23.73	20.05	1.32	1.33	1.11	1.10	1.08
625.00	5.54	5.57	5.50	0.08	25.65	24.82	19.93	1.29	1.34	1.07	1.06	1.05
700.00	5.65	5.69	5.55	0.14	27.70	26.38	19.99	1.28	1.26	1.09	1.07	1.06
750.00	5.74	5.77	5.58	0.19	30.21	27.84	20.28	1.05	1.23	1.08	1.04	1.07

1. 总损耗 = 插入损耗 + 4.8 dB 分配损耗



### 电路原理图

